

# 國立宜蘭大學電機資訊學院

## 系統晶片設計學分學程修習辦法

96.06.20 九十五學年度第七次院課程會議通過

96.06.28 九十五學年度第二學期第二次教務會議通過

98.03.12 九十七學年度第二次院課程會議修正通過

98.03.20 九十七學年度第二學期第一次教務會議通過

98.06.01 九十七學年度第四次院課程會議修正通過

98.06.12 九十七學年度第二學期第三次教務會議通過

99.10.15 九十九學年度第一學期第一次教務會議修正通過

- 第一條 本辦法依據國立宜蘭大學學分學程設置準則訂定。
- 第二條 學程名稱：系統晶片設計學分學程
- 第三條 主辦單位：電機資訊學院
- 第四條 設置宗旨：系統晶片設計與應用為我國高科技產業核心之一，為了配合國家科技產業升級與發展技術密集產業需求，發展整合通訊、電腦與消費性電子等 3C 產品成系統晶片之能量，以延續我國暨有產業競爭力，因此設立本學程。本學程之設立，將可培育晶片系統設計所需之人才，未來將可直接投入 3C 產業，提升系統晶片設計所需科技人才的數量與質量。
- 第五條 課程規劃：參閱「系統晶片設計學分學程課程規畫表」。
- 第六條 修讀資格：凡國立宜蘭大學學生皆可報讀。
- 第七條 學分限制：學生修習學程科目學分，其中至少應有九學分不屬於學生主系、所、加修學系及輔系之必修科目。
- 第八條 學分學程證書核發：修畢本學程課程規劃表內之課程至少二十學分，其成績合格者，可檢具歷年成績單及學程證明書申請表，向主辦單位提出學程證明書之核發申請，經主辦單位審核通過後，呈由學校核發「系統晶片設計學分學程」證明書。
- 第九條 本辦法經學校教務會議通過後公告實施。

系統晶片設計學分學程課程規劃表

課程屬性	課程名稱	開課單位	開課學期	學分
專業 基礎 必選 (至少三選二) [註二]	電子學三	電子工程學系/ 電機工程學系	3上	3
	半導體元件物理	電子工程學系	3上	3
	積體電路設計導論	電子工程學系	3下	3
專業 實驗 必選 (至少四選一) [註二]	硬體描述語言設計實驗	電子工程學系	3上	1
	微處理機實驗	電子工程學系/ 電機工程學系	3上	1
	FPGA設計與實驗	電子工程學系	3下	1
	積體電路設計實驗	電子工程學系	3下	1
專業 選修 群組 (積體電路) [註三]	硬體描述語言	電機工程學系	2上	3
	數位系統設計	電子工程學系	2上	3
	數位系統快速雛形設計/ 數位電路設計	電子工程學系/ 電機工程學系	3上	3
	電子電路模擬	電子工程學系	2下	2
	VLSI元件設計與模型	電子工程學系	3下	3
	超大型積體電路設計	電子工程學系	4上	3
	半導體工程	電子工程學系	4上	3
	積體電路製程整合	電子工程學系	4下	3
專業 選修 群組 (嵌入式系統) [註三]	作業系統原理	電子工程學系	3上	3
	微處理機原理/ 微處理機	電子工程學系/ 電機工程學系	3上	3
	計算機結構	電子工程學系	3下	3
	嵌入式單晶片系統應用	電子工程學系	3下	2
	嵌入式系統設計	電子工程學系	4下	3

課程屬性	課程名稱	開課單位	開課學期	學分
專業 應用 選修 [註四]	數位信號導論/ 訊號處理/ 影像 處理/ 數位影像 處理/ 數位通信/ 模糊理論與應用/ 語音信號處理/ 密碼學/ 類神經網路	電子工程學系/ 電機工程學系/ 電機工程學系/ 電子工程學系/ 電子工程學系/ 電子工程學系/ 電子工程學系/ 電子工程學系/ 電子工程學系/ 電子工程學系	3下/ 3下/ 4上/ 4上/ 4上/ 4上/ 4上/ 4下/ 4下/ 3上/ 4下	3

註一：開課學期僅供修讀參考，以實際開課為準。

註二：必選課程需成績及格始可申請本學程證書。

註三：至少修習一門。

註四：專業應用選修至多僅核計3學分。